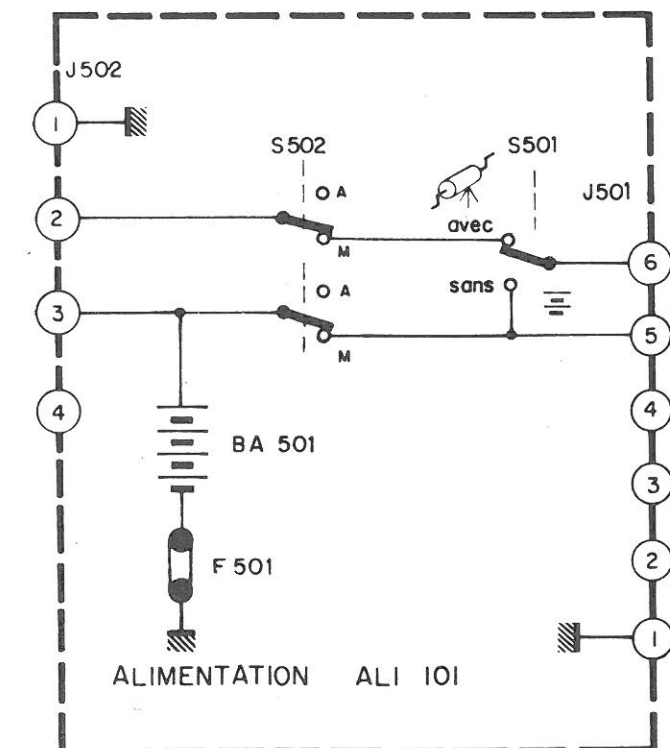
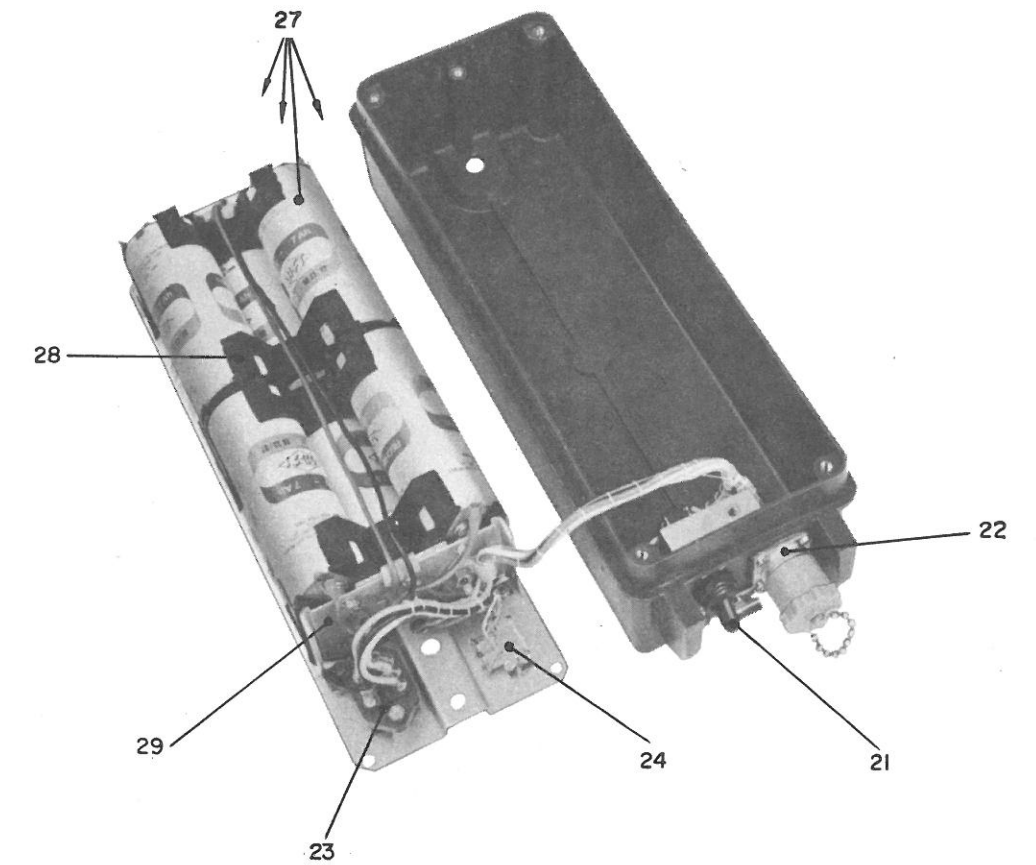


ALIMENTATION ALI 101
ALI 101 POWER SUPPLY
ALIMENTACION ALI 101



21	S502	Interrupteur général	General switch	Interruptor general
22	J502	Prise pour recharge des accumulateurs	Connector for battery recharging	Toma para cargar los acumuladores
23	J501	Prise pour l'alimentation de l'émetteur-récepteur	Connector for transceiver power supply	Toma para la alimentación del emisor-receptor
24	S501	Interrupteur de sécurité	Safety switch	Interruptor de seguridad
27	BA501	Accumulateurs	Battery	Acumuladores
28		Support d'accumulateurs	Battery support	Soporte de los acumuladores
29		Plaque isolante	Insulating plate	Placa aislante

SCHEMA ELECTRIQUE
DU CIRCUIT RECEPTION
ET PETITS ETAGES EMISSION

CIRCUIT DIAGRAM
OF THE RECEPTION CIRCUIT
AND TRANSMISSION LOW LEVEL STAGES

ESQUEMA ELECTRICO
DEL CIRCUITO RECEPCION
Y PASOS DE PEQUENA POTENCIA EMISION

-25°

Entrée réception
Sortie émission
Temporisation alternat
B.F. émission
Entrée audio
Relié à E 32
Sensibilité H.F.
Seuil de régulation émission
Seuil R.A.S. 15 MHz
Commande régulation émission
Commande R.A.S.
Réinjection porteuse
Niveau porteuse
Niveau de sortie B.F.
Gain émission

Reception input
Transmission output
T-R switching time delay
A.F. transmission
Audio input
Connected to E32
H.F. sensitivity
Transmission regulation threshold
15 MHz R.A.S. threshold
Transmission regulation control
A.S.R. control
Carrier rejection
Carrier level
A.F. output level
Transmission gain

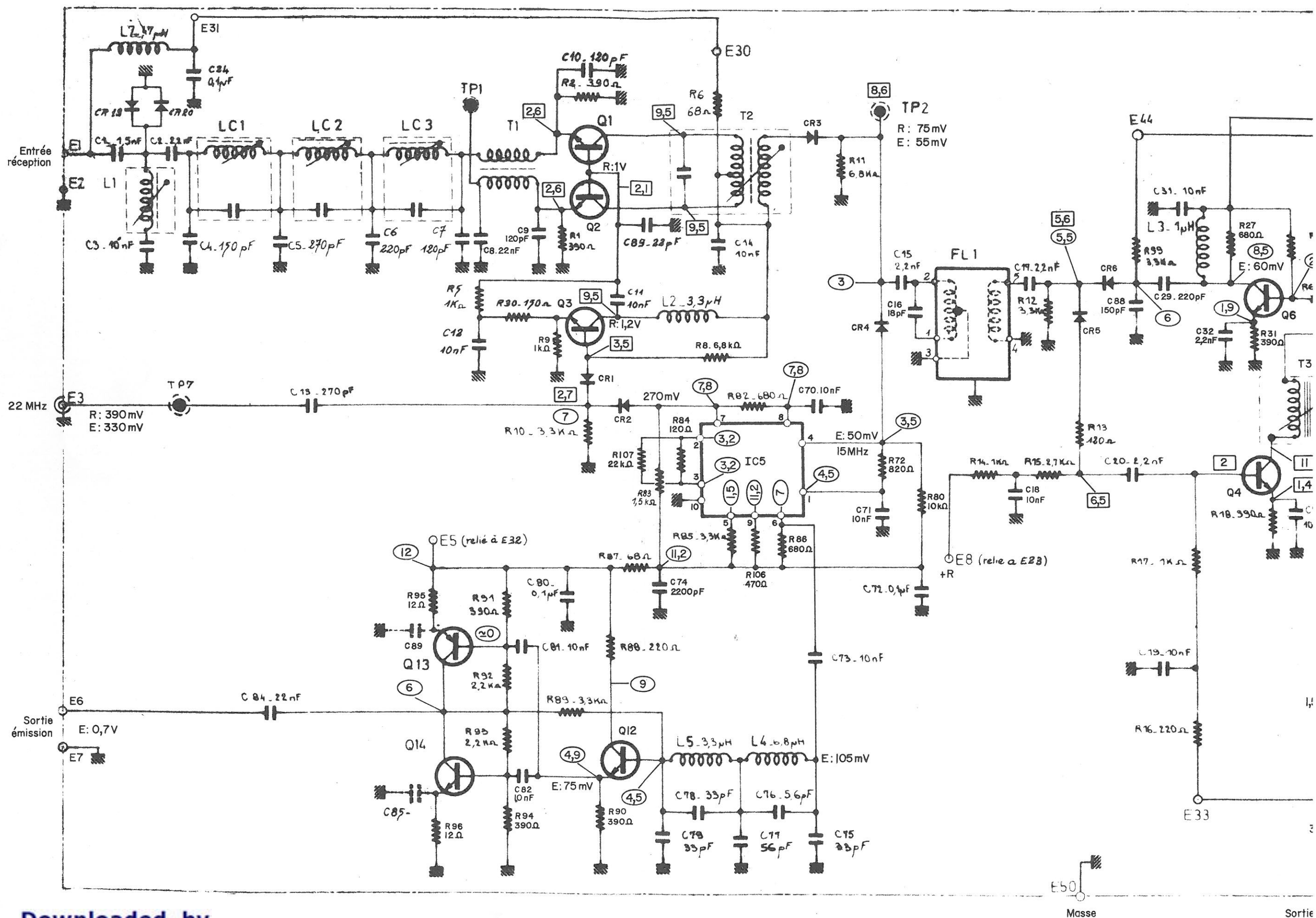
Entrada recepcion
Salida emision
Temporizacion alternado
B.F. emision
Entrada audio
Conectado a E 32
Sensibilidad A.F.
Umbral de regulacion emision
Umbral R.A.S. 15 MHz
Mando regulacion emision
Mando regulacion emision
Exclusion portadora
Nivel portadora
Nivel de salida B.F.
Ganancia emision

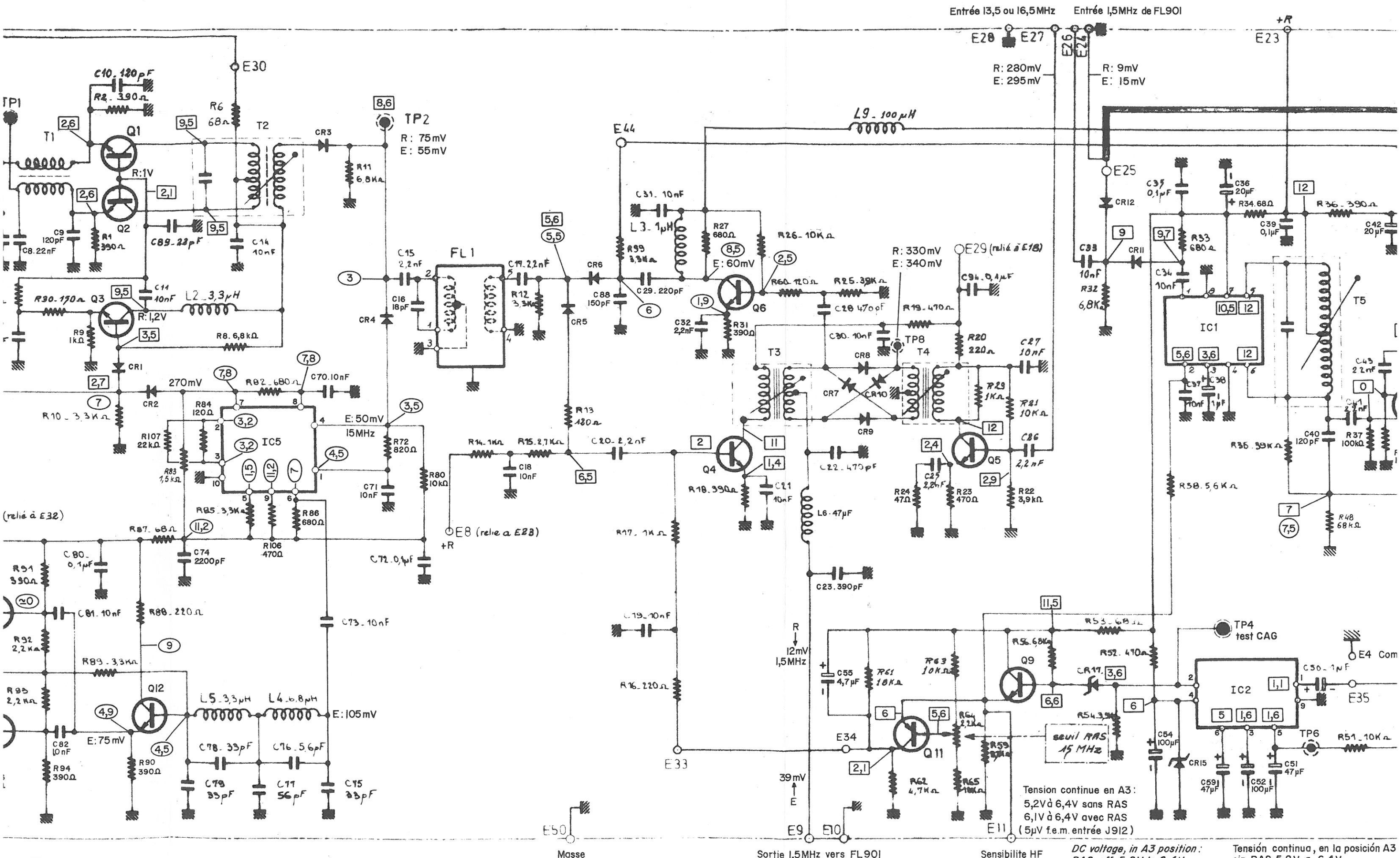
SCHEMA ELECTRIQUE
J CIRCUIT RECEPTION
ITS ETAGES EMISSION

CIRCUIT DIAGRAM
E RECEPTION CIRCUIT
N LOW LEVEL STAGES

ESQUEMA ELECTRICO
CIRCUITO RECEPCION
IA POTENCIA EMISION

-25°





Entrée 13,5 ou 16,5MHz Entrée 1,5MHz de FL901

R: 280mV
E: 295mV

R: 9mV
E: 15mV

R: 330mV
E: 340mV

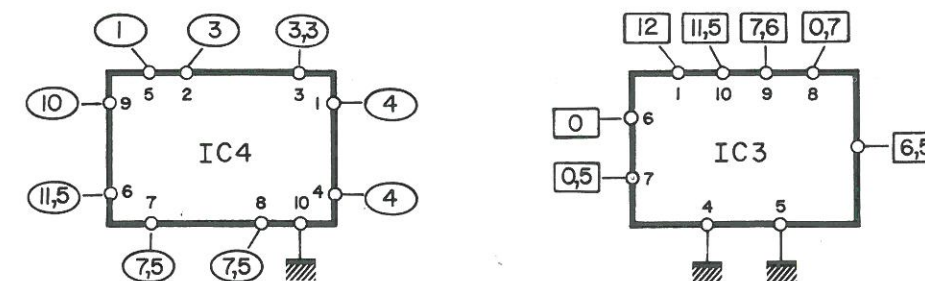
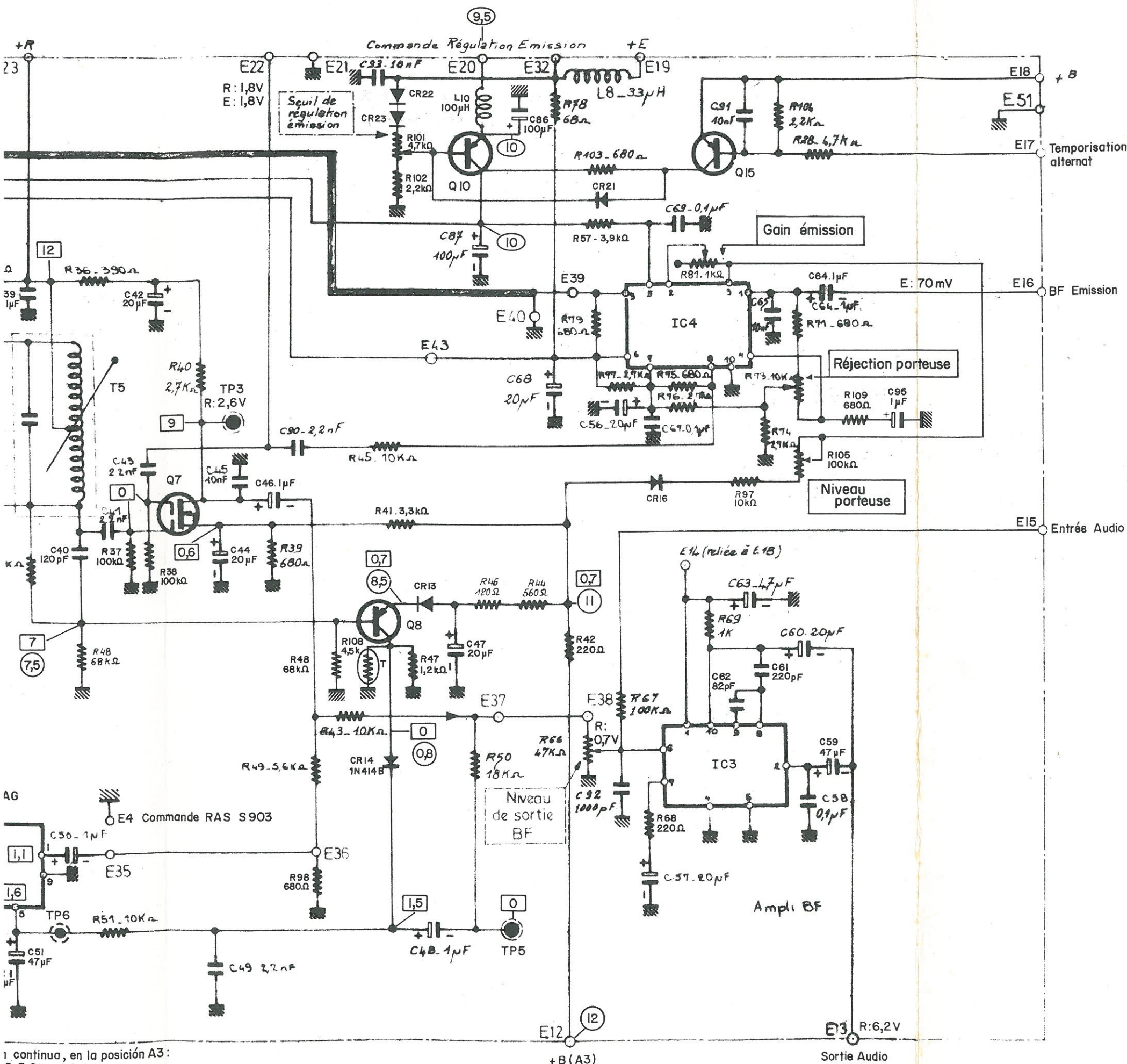
Tension continue en A3:
RAS off 5,2V à 6,4V
RAS on 6,1V à 6,4V
(5µV f.e.m. entrée J912)

DC voltage, in A3 position:
RAS off 5,2V to 6,4V
RAS on 6,1V to 6,4V
(5µV e.m.f. at J912)

Tensión continua, en la posición A3
sin RAS 5,2V a 6,4V
con RAS 6,1V a 6,4V
(f.e.m. de 5µV en J912)

Sortie 1,5MHz vers FL901

Sensibilité HF



E: Emission Niveaux en valeurs efficaces relevés pour une puissance de sortie de 10 Watts HF en J914, à 7 MHz
 - S901 sur $\pm$
 - S909 sur BLU - SUP

R: Réception Niveaux en valeurs efficaces
 - Générateur en J912: f.e.m 100 μ V, F 7 MHz
 - S909 sur BLU - SUP
 - R902 au maximum

E: Transmission Levels, r.m.s values for 10 Watts output power at J914 and 7 MHz frequency
 - S901 set on $\pm$
 - S909 set on BLU - SUP

R: Reception Levels, r.m.s values for e.m.f 100 μ V at J912 and 7 MHz frequency
 - S909 set on BLU - SUP
 - R902 set for maximum gain

E: Emisión Niveles en valores eficaz para una potencia de salida de 10W en J914 y en frecuencia 7MHz
 - S901 en $\pm$
 - S909 en BLU - SUP

R: Recepción Niveles en valores eficaz para una f.e.m. de 100 μ V en J912 y en la frecuencia 7MHz
 - S909 en BLU - SUP
 - R902 al máximo

○ Tension continue en BLU $\pm$
 puissance de sortie 10 Watts HF en J914
 DC voltage, on $\pm$ (SSB operation).
 RF output 10 Watts at J914

○ Tension continue en la position $\pm$ (en BLU)
 potencia de salida 10 Watts en J914

□ Tension continue en BLU (Gain maxi)
 DC voltage in SSB operation (Gain max.)
 Tension continue en BLU (Ganancia al máximo)

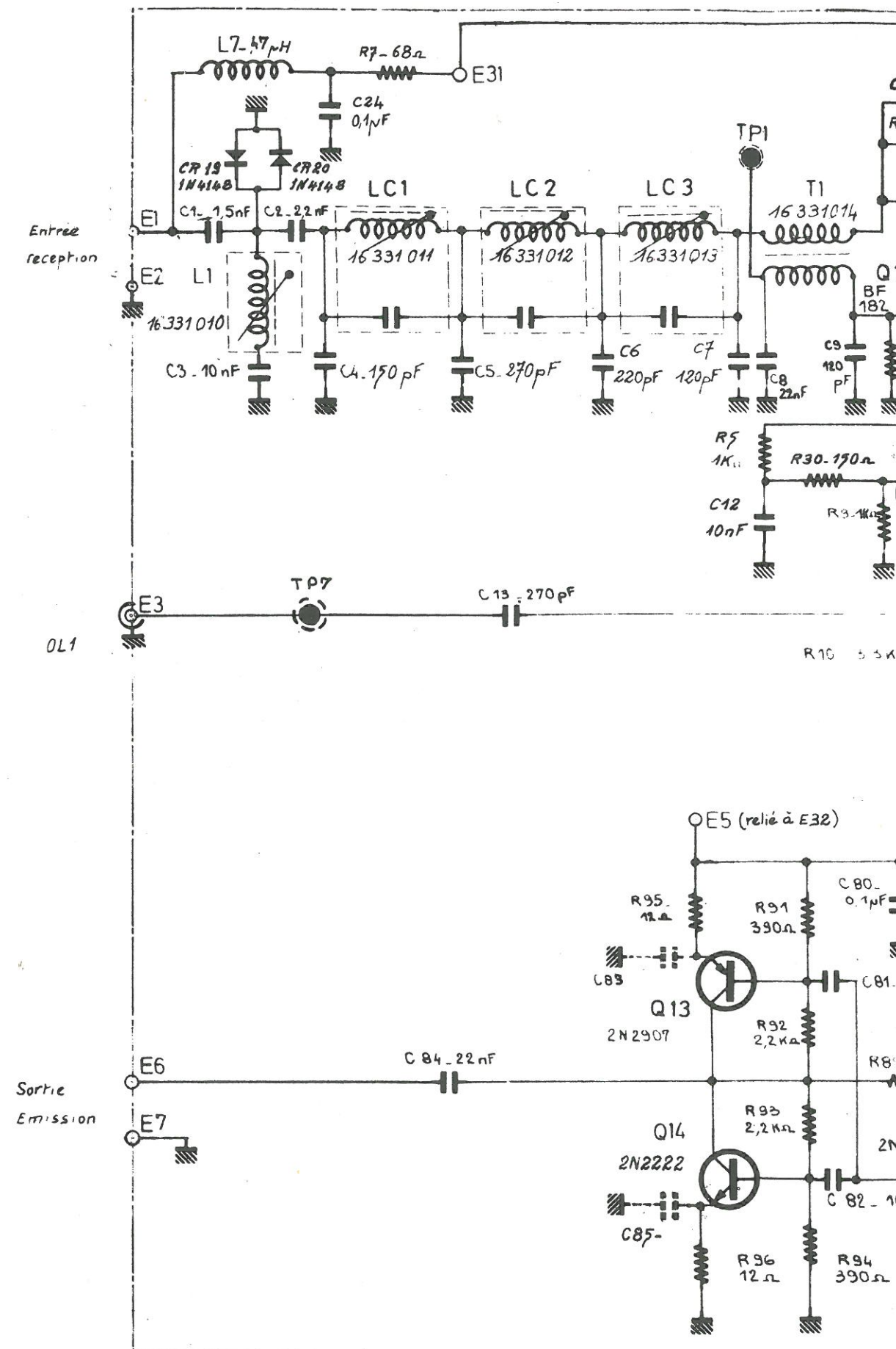
○ Tension continue en A3
 DC voltage in A3 operation
 Tension continue en A3

1 continua, en la posición A3:
 S 5,2V a 6,4V
 S 6,1V a 6,4V
 de 5 μ V en J912)

SCHEMA ELECTRIQUE
DU CIRCUIT RECEPTION
ET PETITS ETAGES EMISSION

CIRCUIT DIAGRAM
OF THE RECEPTION CIRCUIT
AND TRANSMISSION LOW LEVEL STAGES

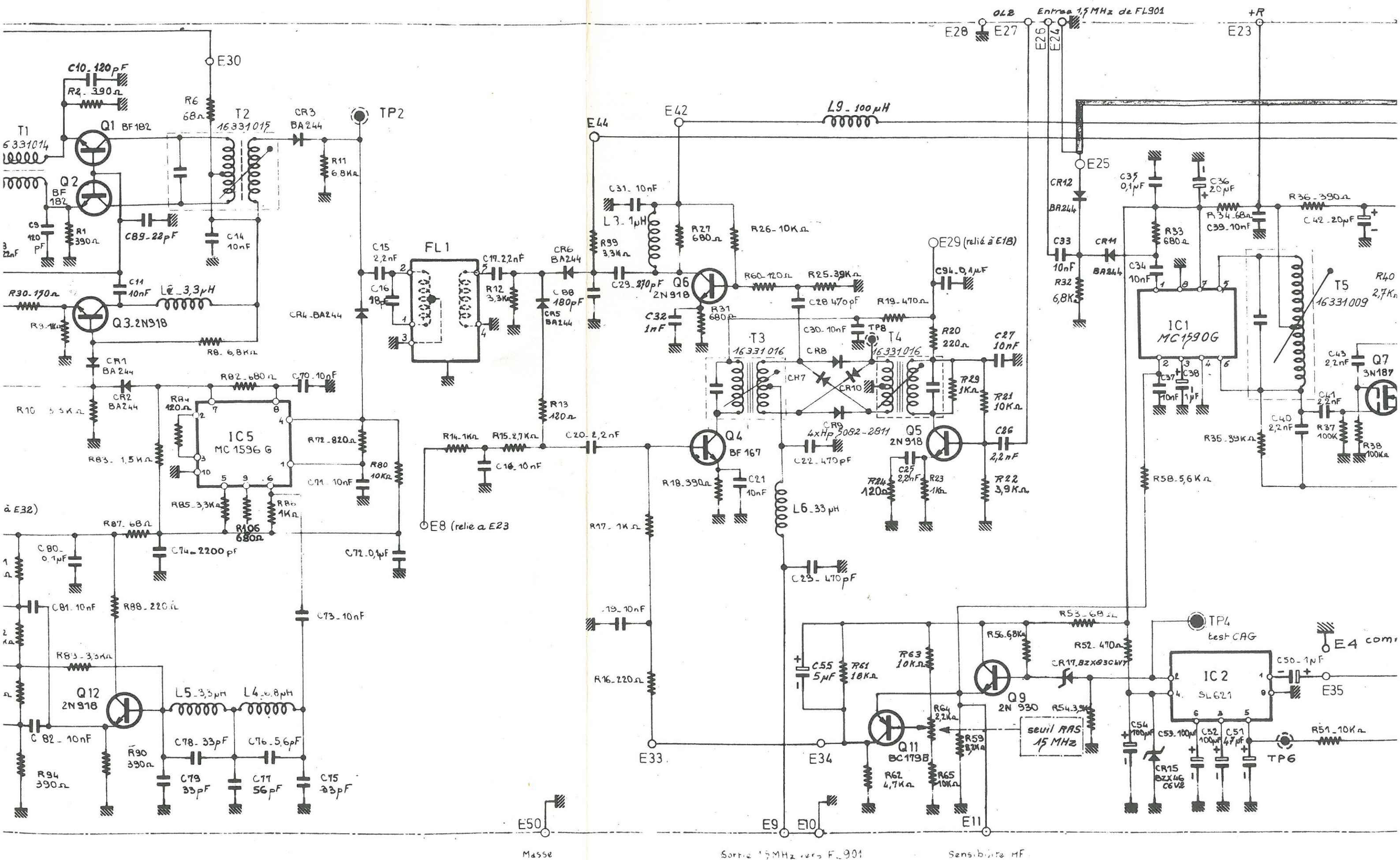
ESQUEMA ELECTRICO
DEL CIRCUITO RECEPCION
Y PASOS DE PEQUENA POTENCIA EMISION



Entrée réception
Sortie émission
Temporisation alternat
B.F. émission
Entrée audio
Relié à E32
Sensibilité H.F.
Seuil de régulation émission
Seuil R.A.S. 15 MHz
Commande régulation émission
Commande R.A.S.
Réjection porteuse
Niveau porteuse
Niveau de sortie B.F.
Gain émission

Reception input
Transmission output
T R switching time delay
A.F. transmission
Audio input
Connected to E32
H.F. sensitivity
Transmission regulation threshold
15 MHz R.A.S. threshold
Transmission regulation control
A.S.R. control
Carrier rejection
Carrier level
A.F. output level
Transmission gain

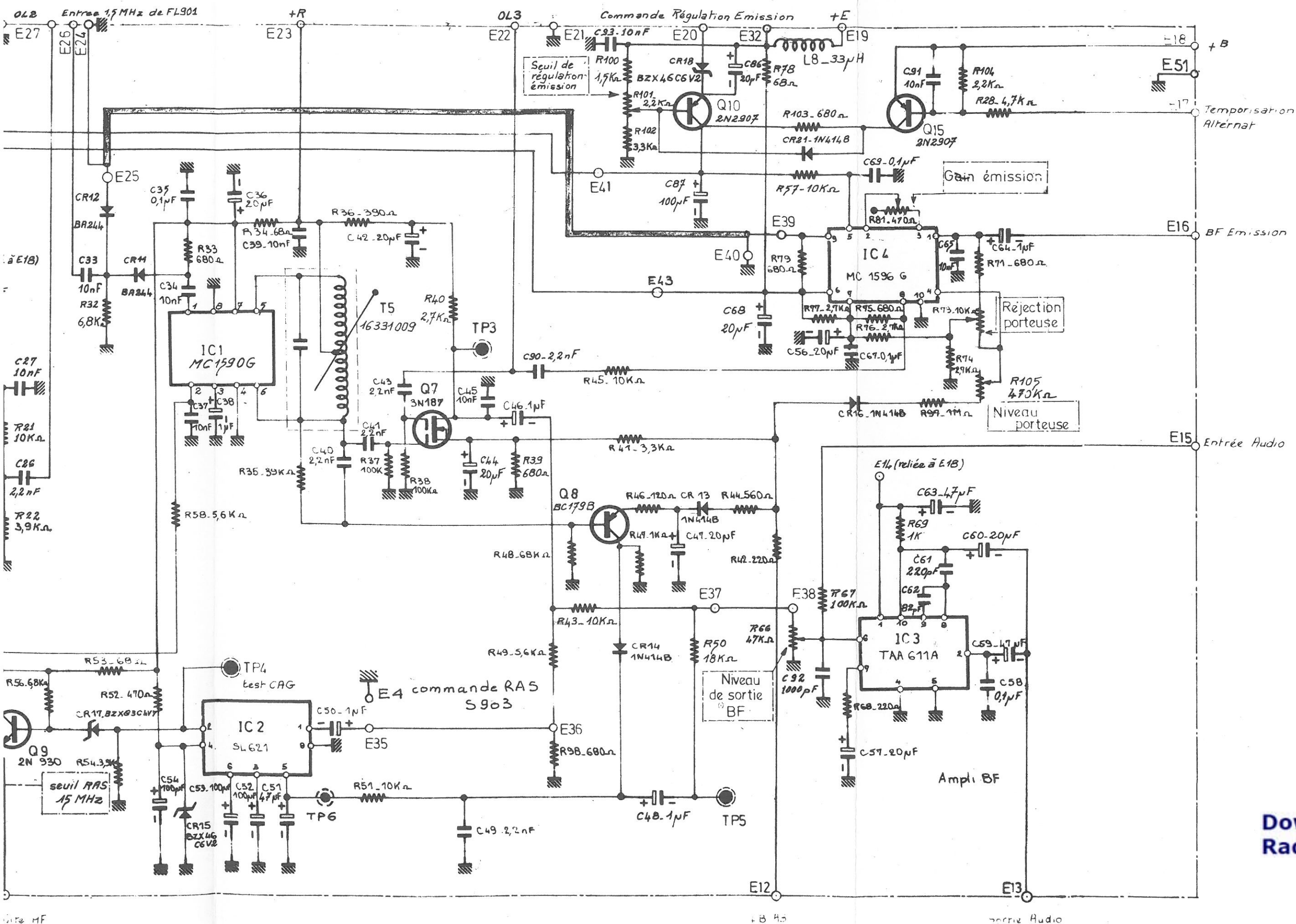
Entrada recepción
Salida emisión
Temporización alternado
B.F. emisión
Entrada audio
Conectado a E32
Sensibilidad A.F.
Umbral de regulación emisión
Umbral R.A.S. 15 MHz
Mando regulación emisión
Mando R.A.S.
Exclusión portadora
Nivel portadora
Nivel de salida B.F.
Ganancia emisión



Masse

Sortie 15 MHz vers FL901

Sensibilité HF



SCHEMA ELECTRIQUE
DE L'AMPLIFICATEUR
DE PUISSANCE EMISSION

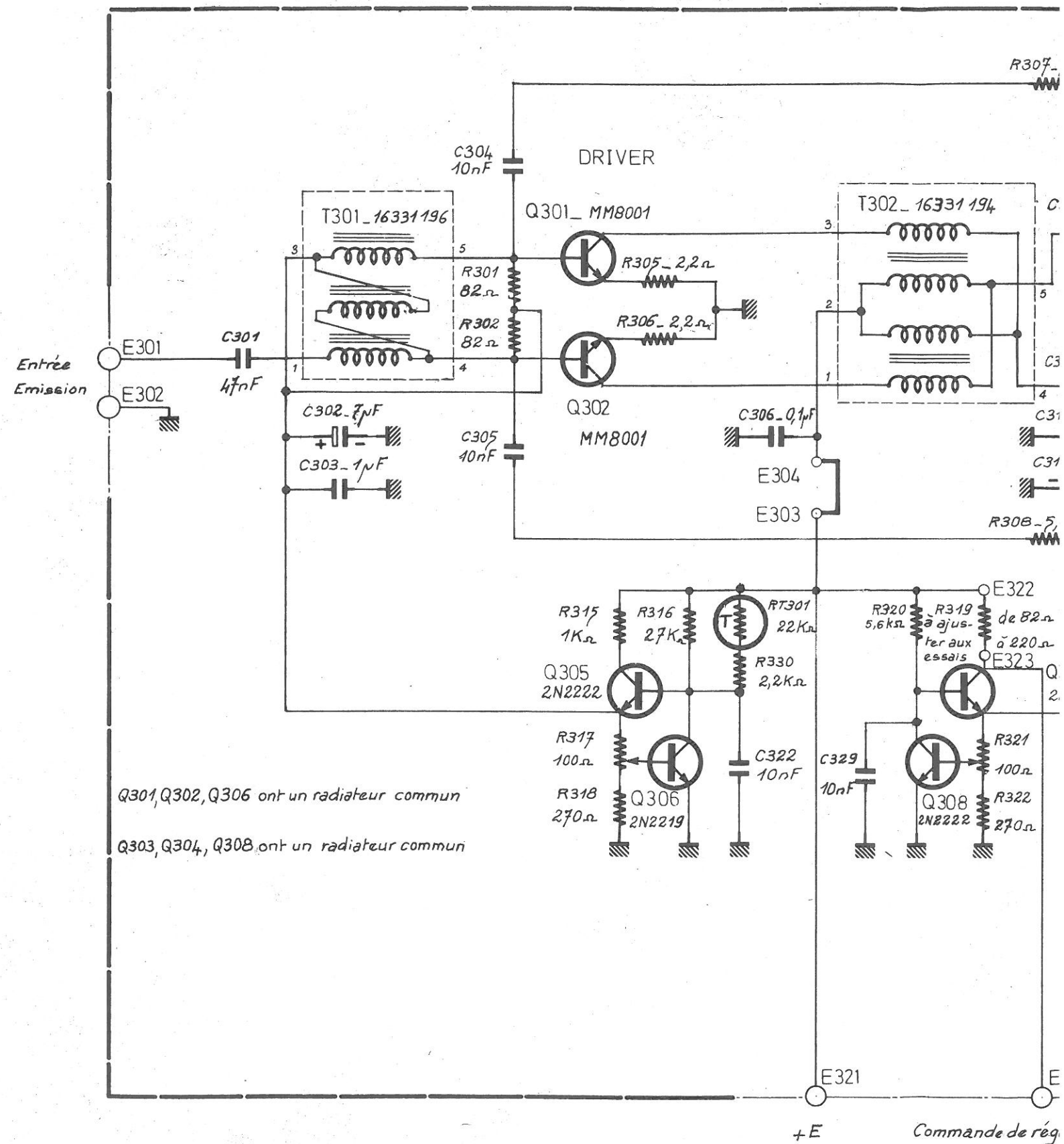
CIRCUIT DIAGRAM
OF THE TRANSMISSION
POWER AMPLIFIER

ESQUEMA ELECTRICO
DEL AMPLIFICADOR
DE POTENCIA EMISION

Entrée émission
Sortie réception vers E1
Vers commutateur d'antenne
Masse antenne, vers J913
Alternat
Temporisation alternat
Q301, Q302, Q306 ont un
radiateur commun
Commande régulation émission
Etage final
I antenne, vers indicateur M901
Tore de mesure du courant
antenne
A ajuster aux essais

Transmission input
Reception output to E1
To antenna switch
To J913 (antenna ground terminal)
T R operation
T R switching time delay
Q301, Q302, Q306 have a common
radiator
Transmission regulation control
Final stage
Antenna current, to indicator M901
Antenna current test core
To be adjusted during tests

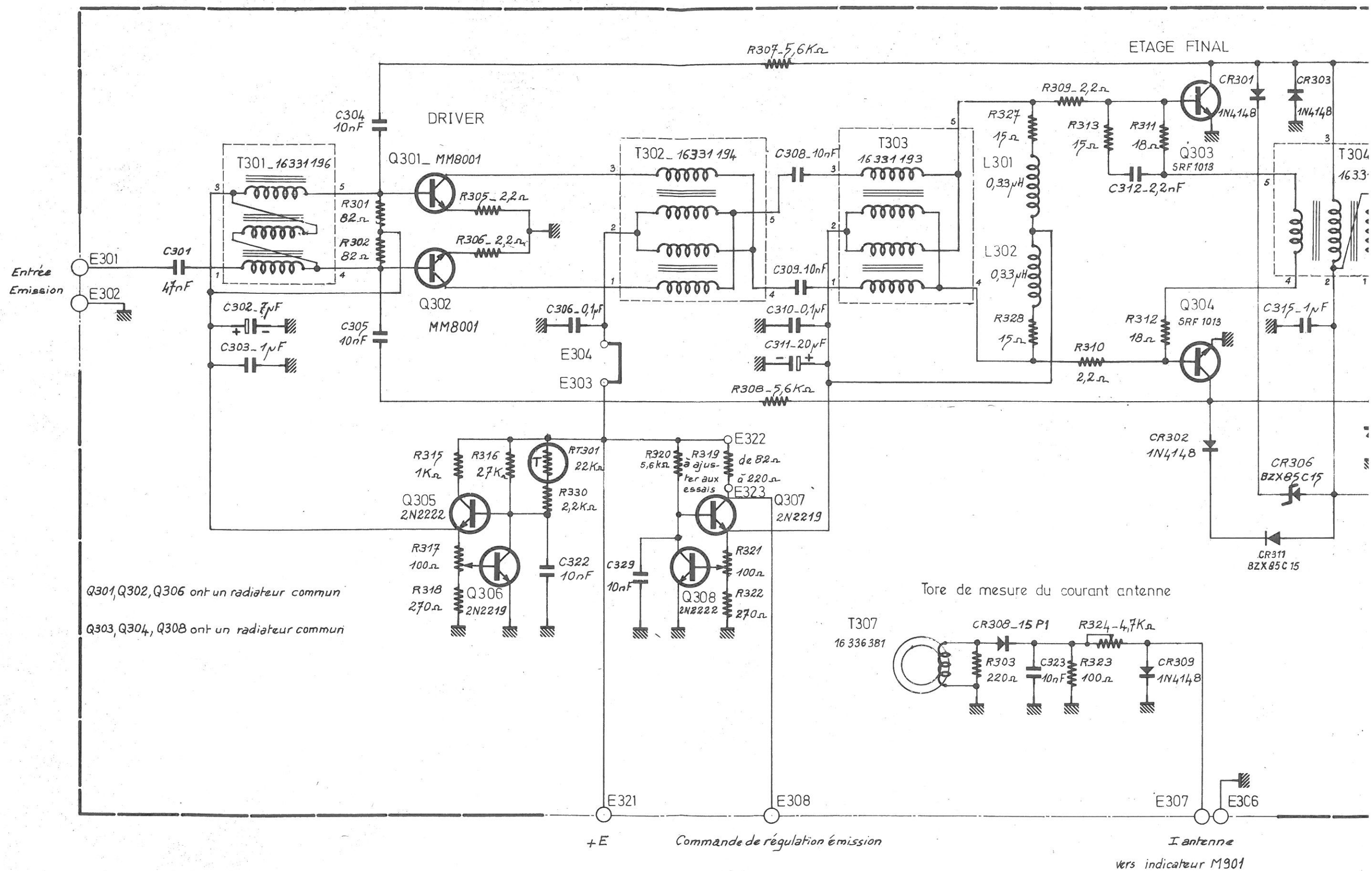
Entrada emisión
Salida recepción hacia E1
Hacia conmutador de antena
Masa antena, hacia J913
Alternado
Temporización alternado
Q301, Q302, Q306 tienen
un radiador común
Mando regulación emisión
Pasos final
I antena, hacia indicador M901
Toro de medición de la
corriente antena
A ajustar en los ensayos

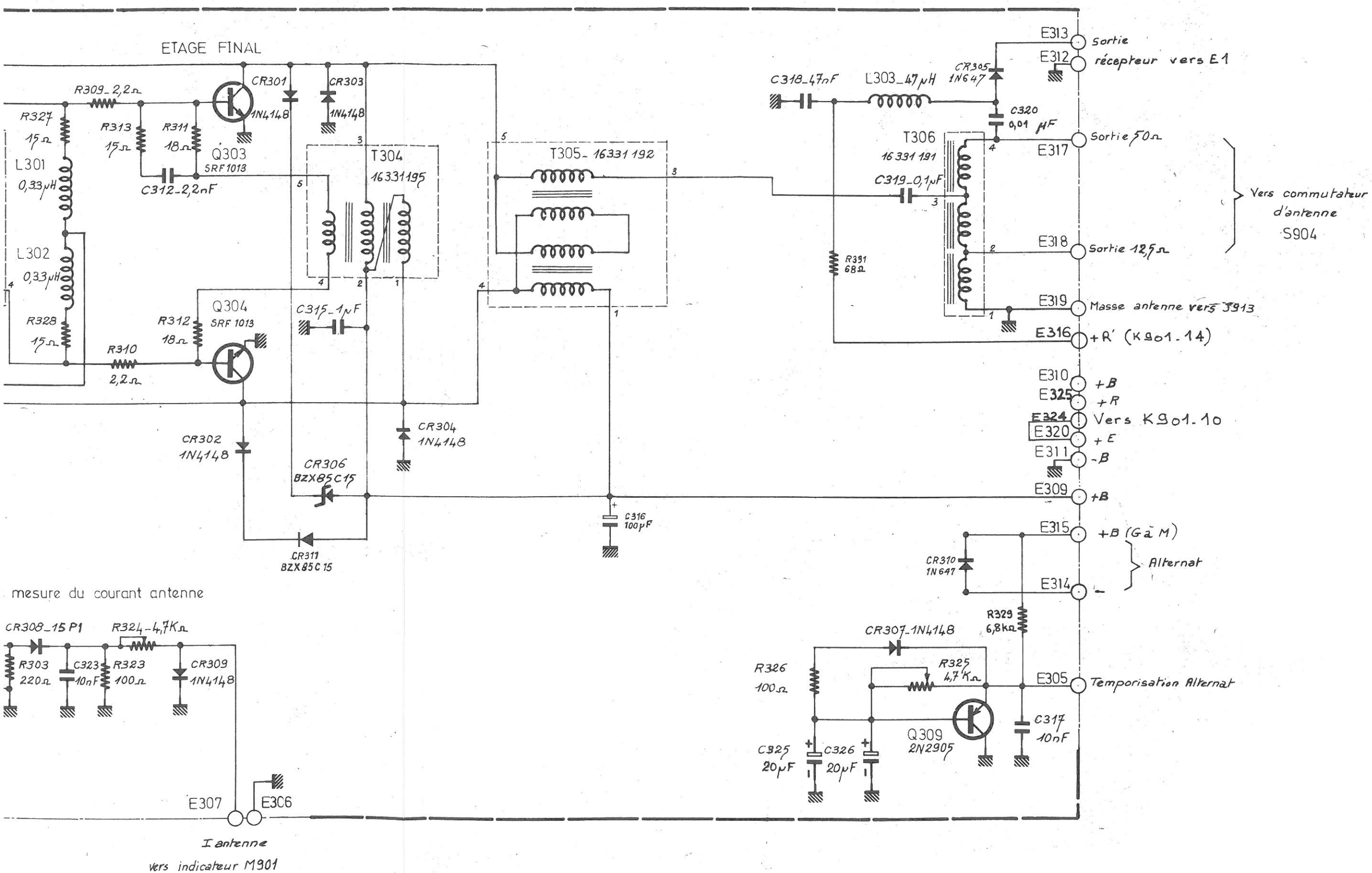


EMA ELECTRIQUE
AMPLIFICATEUR
SSANCE EMISSION

IRCUIT DIAGRAM
IE TRANSMISSION
OWER AMPLIFIER

JEMA ELECTRICO
L AMPLIFICADOR
TENCIA EMISION

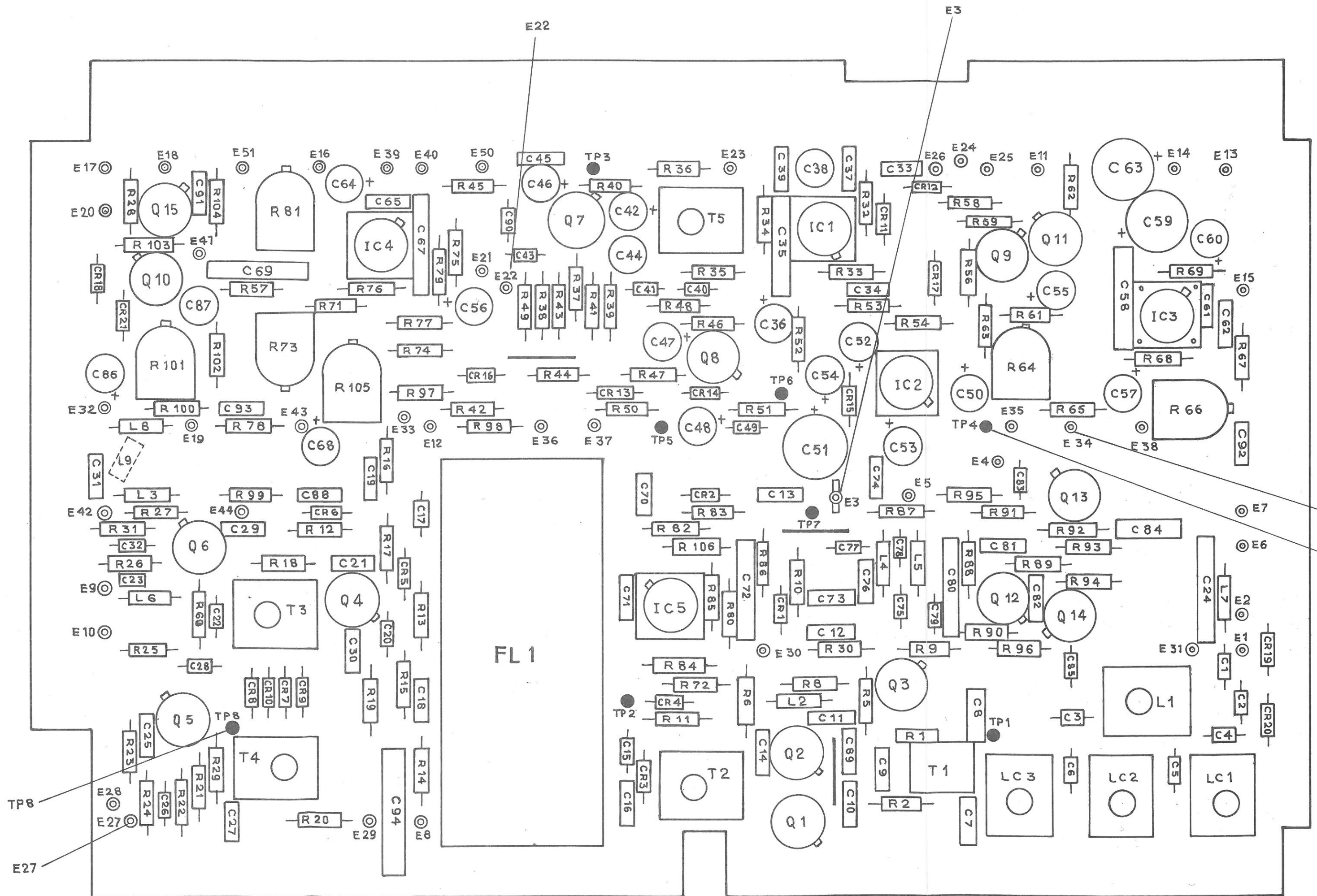




IMPLANTATION DES ELEMENTS
DU CIRCUIT RECEPTION
ET PETITS ETAGES EMISSION

LAYOUT OF RECEPTION
CIRCUIT AND TRANSMISSION
LOW LEVEL STAGES

IMPLANTACION DE LOS ELEMENTOS
DEL CIRCUITO RECEPCION
Y PASOS DE PEQUENA POTENCIA EMISION



IMPLANTATION DES ELEMENTS
DE L'AMPLIFICATEUR
DE PUISSANCE EMISSION

LAYOUT OF THE TRANSMISSION
POWER AMPLIFIER
COMPONENTS

IMPLANTACION DE LOS ELEMENTOS
DEL AMPLIFICADOR
DE POTENCIA EMISION

